

2026年2月4日

米国 Mythic と車載向け SoC の共同開発を進め、 AI の演算性能向上と省電力化の研究を加速

Honda は、ソフトウェアデファインドビーグル（以下、SDV）に搭載する高性能 SoC（システム・オン・チップ）について、自動運転などに用いる AI の演算性能向上と省電力化を両立する技術の確立を目指し、この分野で独自技術と実績を持つ Mythic（本社：米国テキサス州、CEO：Taner Ozcelik）に出資するとともに、Honda の研究開発子会社である株式会社本田技術研究所が Mythic と車載向け SoC を共同開発します。

Honda は、自由な移動の喜びをサステナブルに提供していくために、「環境」と「安全」が最重要課題であると考えています。なかでも安全の領域では、鍵となる知能化において、SDV に用いる高性能 SoC の進化が不可欠であり、こうした状況を踏まえ、Honda では、現在、デジタル演算^{※1}の研究開発に取り組んでいます。将来を見据えては AI 技術の高度化に伴い、演算性能と省電力のさらなる技術革新が求められており、次世代の知能化に貢献する演算基盤の構築に向けて、人間の脳の仕組みに着想を得たニューロモルフィック^{※2}SoC に注目しています。

Mythic は、高効率な AI 処理を省電力で実現するアナログ演算を活用した半導体技術に強みを持つスタートアップ企業であり、ニューロモルフィック SoC の開発に関して、独自のアナログ CiM（コンピューティング・イン・メモリー）^{※3} 技術に加えて、SDK（ソフトウェア・デベロップメント・キット）^{※4} などのソフトウェア実装技術も有しています。アナログ CiM により、AI 演算におけるデータ転送量を最小化し、高い演算性能と省電力の両立を目指しています。

こうした独自技術に着目し、今後の技術環境や社会の変化に柔軟に対応するため、Honda として Mythic へ出資するとともに、本田技術研究所は、独自の AI モデル設計や電子制御ユニットの研究開発で培ってきた知見や技術を生かして、SoC を構成する AI 演算機能に Mythic の技術を組み込み、さらなる演算性能の向上、消費電力の低減を目指し、次世代の SDV に搭載する SoC の研究開発を加速させていきます。

Mythic 概要

- 本社：米国テキサス州オースティン
- 事業概要：エッジコンピューティング^{※5} 向け、ニューロモルフィック NPU^{※6} の開発・販売
- 代表者：Taner Ozcelik CEO
- 創立：2012 年

※1 プロセッサとメモリー間で演算とデータ転送を繰り返す方式

※2 ニューロンやシナプスの構造や機能を模倣し、演算と記憶を一体化・演算することで、CPU とメモリー間のデータ転送の遅延を解消し、演算性能の向上と消費電力の削減を目指す技術

※3 メモリーと演算器を一体化しデータをメモリー内部で演算処理することで、データ移動に伴う消費電力を大幅に削減する技術

※4 特定の OS やプラットフォームでアプリケーションを開発するために必要なライブラリなどをまとめた開発キット

※5 データが生成される端末（＝エッジ）、もしくはその近くにデータ処理基盤を配置し、データを遅延なく処理する技術

※6 ニューラル・プロセッサー・ユニット。ニューラルネットワークの並列処理が可能で、AI の推論処理に特化した演算処理装置